**Sistem Analizi**

Sistem analizi aşamasında sistemin kapsamı ve gereksinimleri belirlenecek ve bu gereksinimlerin daha iyi anlaşılması için nesneye dayalı tasarım modeli kullanılacaktır.

Sistemin amacı Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Bilgisayar Mühendisliği bölümünün ara ve bitirme projelerinin yürütülmesi ve takip işlemlerinin yapılmasını sağlamaktır.

Sistemdeki kullanıcılar, bölümde görevli olan akademisyenler ve öğrenim görmekte olan öğrencilerdir. Her iki roldeki kullanıcılarda kendilerine verilen şifre ve kullanıcı adlarıyla sisteme giriş yapabilmelidirler.

Akademisyenler, proje önerilerini sistemde yayınlayabilmeli, öğrencilerden gelen proje önerilerini görüntüleyebilmeli ve öğrencilere cevap verebilmelidir.

Öğrenciler ise akademisyenlerin proje önerilerini görüntüleyebilmeli, eğer seçmek istediği proje önerisi varsa kolay bir şekilde başvurabilmeli, eğer kendisi proje önerisi yapacak ise proje konusunu iyi bir şekilde anlatıp seçtiği hocaya gönderebilmelidir.

Proje alımları gerçekleştikten sonra proje dokümanları sisteme yüklenebilmeli ( ara raporlar, final raporu vb.) ve bu raporlara hocalar tarafında bir geri besleme feedback) verilebilmelidir. Proje süreci devam ederken öğrenci-akademisyen görüşmelerinin sağlanabilmesi için randevu alımı yapılabilmelidir.

Proje finalleri gerçekleştikten sonra not girişleri yapılabilmeli, notlar görüntülenebilmelidir.

Tüm bu gereksinimlerin daha iyi anlaşılabilmesi için kullanım senaryosu diyagramı çizilmiştir. Ayrıca tasarım aşamasında kullanılacak olan kavramsal sınıf diyagramı çizilmiştir.



